✶ Choose the right answer from the following:

51. The ______ format is usually used to store data.

1) BCD 2) Decimal

3) Hexadecimal 4) Octal

______ ఫార్మాట్ సాధారణంగా డేటాను నిల్వ చేయడానికి ఉపయోగిస్తారు.

1) బి సి డి 2) దశాంశం

3) హెక్సాడెసిమల్ 4) ఆక్టల్

52. The 8-bit encoding format used to store data in a computer is ______

కంప్యూటర్‌లో డేటాను నిల్వ చేయడానికి ఉపయోగించే 8-బిట్ ఎన్‌కోడింగ్ ఫార్మాట్ ——

1) ASCII 2) EBCDIC

3) ANCI 4) USCII

53. A source program is usually in ______

1) Assembly language

2) Machine level language

3) High-level language

4) Natural language

మూల ప్రోగ్రామ్ సాధారణంగా —— లో ఉంటుంది

1) అసెంబ్లీ భాష 2) యంత్ర స్థాయి భాష

3) ఉన్నత స్థాయి భాష 4) సహజ భాష

54. Which memory device is generally made of semiconductors?

1) RAM 2) Hard-disk

3) Floppy disk 4) Cd disk

సాధారణంగా సెమీకండక్టర్లతో తయారు చేయబడిన మెమరీ పరికరం ఏది?

1) RAM 2) హార్డ్-డిస్క్

3) ఫ్లాపీ డిస్క్ 4) సిడి డిస్క్

55. The small extremely fast, RAM's are called as ______

1) Cache 2) Heaps

3) Accumulators 4) Stacks

అతి చిన్నది, RAM లను ______ అంటారు

1) కాష్ 2) కుప్పలు

3) సంచితాలు 4) స్టాక్స్

56. The ALU makes use of ______ to store the intermediate results.

1) Accumulators

2) Registers

3) Heap

4) Stack

ఇంటర్మీడియట్ ఫలితాలను నిల్వ చేయడానికి ALU ______ ను ఉపయోగిస్తుంది.

1) సంచితాలు 2) రిజిస్టర్లు

3) కుప్ప 4) స్టాక్

57. The control unit controls other units by generating ____

1) Control signals

2) Timing signals

3) Transfer signals

4) Command Signals

కంట్రోల్ యూనిట్ ____ను ఉత్పత్తి చేయడం ద్వారా ఇతర యూనిట్లను నియంత్రిస్తుంది

1) నియంత్రణ సంకేతాలు 2) టైమింగ్ సిగ్నల్స్

3) బదిలీ సంకేతాలు 4) కమాండ్ సిగ్నల్స్

58. ______ are numbers and encoded characters, generally used as operands.

1) Input 2) Data

3) Information 4) Stored Values

______ సంఖ్యలు మరియు ఎన్‌కోడెడ్ అక్షరాలు, సాధారణంగా ఒపెరాండ్లుగా ఉపయోగిస్తారు.

1) ఇన్‌పుట్ 2) డేటా

3) సమాచారం 4) నిల్వ చేసిన విలువలు

59. The Input devices can send information to the processor.

1) When the SIN status flag is set
2) When the data arrives regardless of the SIN flag
3) Neither of the cases
4) Either of the cases

ఇన్‌పుట్ పరికరాలు ప్రాసెసర్‌కు సమాచారాన్ని పంపగలవు.

1) స్థితి జెండా సెట్ చేయబడినప్పుడు
2) SIN ఫ్లాగ్‌లో సంబంధం లేకుండా డేటా వచ్చినప్పుడు
3) కేసులు రెండూ లేవు
4) కేసులలో గాని

60. ______ bus structure is usually used to connect I/O devices.

1) Single bus
2) Multiple bus
3) Star bus
4) Rambus

______ బస్సు నిర్మాణం సాధారణంగా I/O పరికరాలను అనుసంధానించడానికి ఉపయోగిస్తారు.

1) సింగిల్ బస్సు
2) బహుళ బస్సు
3) స్టార్ బస్సు
4) రాంబస్

61. The I/O interface required to connect the I/O device to the bus consists of ______

1) Address decoder and registers
2) Control circuits
3) Address decoder, registers and Control circuits
4) Only Control circuits

బస్సుకు I/O పరికరాన్ని అనుసంధానించడానికి అవసరమైన I/O ఇంటర్‌ఫేస్ ______ కలిగి ఉంటుంది

1) చిరునామా డీకోడర్ మరియు రిజిస్టర్లు
2) కంట్రోల్ సర్క్యూట్లు
3) చిరునామా డీకోడర్, రిజిస్టర్లు మరియు కంట్రోల్ సర్క్యూట్లు
4) కంట్రోల్ సర్క్యూట్లు మాత్రమే

62. To reduce the memory access time we generally make use of ______

1) Heaps
2) Higher capacity RAM's
3) SDRAM's
4) Cache's

మెమరీ యాక్సెస్ సమయాన్ని తగ్గించడానికి మేము సాధారణంగా ______ ను ఉపయోగించుకుంటాము

1) కుప్పలు
2) అధిక సామర్థ్యం RAM లు
3) SDRAM లు
4) కాష్

63. ______ is generally used to increase the apparent size of physical memory.

1) Secondary memory
2) Virtual memory
3) Hard-disk
4) Disks

______ సాధారణంగా భౌతిక జ్ఞాపకశక్తి యొక్క స్పష్టమైన పరిమాణాన్ని పెంచడానికి ఉపయోగిస్తారు.

1) సెకండరీ మెమరీ
2) వర్చువల్ మెమరీ
3) హార్డ్-డిస్క్
4) డిస్కులు

64. MFC stands for ______

1) Memory Format Caches
2) Memory Function Complete
3) Memory Find Command
4) Mass Format Command

MFC అంటే ______

1) మెమరీ ఫార్మాట్ కాచెస్
2) మెమరీ ఫంక్షన్ పూర్తయింది
3) మెమరీ ఫైండ్ కమాండ్
4) మాస్ ఫార్మాట్ కమాండ్

65. The time delay between two successive initiation of memory operation ______

1) Memory access time
2) Memory search time
3) Memory cycle time
4) Instruction delay

మెమరీ ఆపరేషన్ యొక్క రెండు వరుస దీక్షల మధ్య సమయం ఆలస్యం ______

1) మెమరీ యాక్సెస్ సమయం
2) మెమరీ శోధన సమయం
3) మెమరీ చక్రం సమయం
4) సూచన ఆలస్యం

66. **The main virtue for using single Bus structure is ____________**

1) Fast data transfers
2) Cost effective connectivity and speed
3) Cost effective connectivity and ease of attaching peripheral devices
4) None of the mentioned

సింగిల్ బస్ నిర్మాణాన్ని ఉపయోగించటానికి ప్రధాన ధర్మం ____________

1) వేగవంతమైన డేటా బదిలీలు
2) ఖర్చుతో కూడిన కనెక్టివిటీ మరియు వేగం
3) ఖర్చుతో కూడిన కనెక్టివిటీ మరియు పరిధీయ పరికరాలను అటాచ్ చేసే సౌలభ్యం
4) పేర్కొన్నది ఏదీ లేదు

67. **______ are used to overcome the difference in data transfer speeds of various devices.**

1) Speed enhancing circuitory
2) Bridge circuits
3) Multiple Buses
4) Buffer registers

వివిధ పరికరాల డేటా బదిలీ వేగం యొక్క వ్యత్యాసాన్ని అధిగమించడానికి ______ ఉపయోగించబడుతుంది.

1) స్పీడ్ పెంచే సర్క్యూటరీ
2) వంతెన సర్క్యూట్లు
3) బహుళ బస్సులు
4) బఫర్ రిజిస్టర్లు

68. **To extend the connectivity of the processor bus we use ________**

1) PCI bus
2) SCSI bus
3) Controllers
4) Multiple bus

ప్రాసెసర్ బస్సు యొక్క కనెక్టివిటీని విస్తరించడానికి మేము ________ ఉపయోగిస్తాము

1) పిసిఐ బస్సు
2) ఎస్సీఎస్ఐ బస్సు
3) కంట్రోలర్లు
4) బహుళ బస్సు

69. **IBM developed a bus standard for their line of computers 'PC AT' called _____**

1) IB bus
2) M-bus
3) ISA
4) None of the mentioned

IBM వారి కంప్యూటర్ల శ్రేణికి బస్ ప్రమాణాన్ని అభివృద్ధి చేసింది 'పిసి ఎటి' ____________

1) ఐబి బస్సు
2) ఎం-బస్
3) ISA
4) పేర్కొన్నది ఏదీ లేదు

70. **The bus used to connect the monitor to the CPU is ______**

1) PCI bus
2) SCSI bus
3) Memory bus
4) Rambus

మానిటరు CPU కి కనెక్ట్ చేయడానికి ఉపయోగించే బస్సు ______

1) పిసిఐ బస్సు
2) ఎస్సీఎస్ఐ బస్సు
3) మెమరీ బస్సు
4) రాంబస్

71. **ANSI stands for __________**

1) American National Standards Institute
2) American National Standard Interface
3) American Network Standard Interfacing
4) American Network Security Interrupt

ANSI అంటే __________

1) అమెరికన్ నేషనల్ స్టాండర్డ్స్ ఇన్స్టిట్యూట్
2) అమెరికన్ నేషనల్ స్టాండర్డ్ ఇంటర్‌ఫేస్
3) అమెరికన్ నెట్వర్క్ స్టాండర్డ్ ఇంటర్‌ఫేసింగ్
4) అమెరికన్ నెట్వర్క్ సెక్యూరిటీ ఇంటరప్ట్

72. **_____ register Connected to the Processor bus is a single-way transfer capable.**

_____ రిజిస్టర్ ప్రాసెసర్ బస్సుతో అనుసంధానించబడినది ఒకే-మార్గం బదిలీ సామర్థ్యం.

1) PC
2) IR
3) Temp
4) Z

73. **In multiple Bus organisation, the registers are collectively placed and referred as ______**

1) Set registers
2) Register file
3) Register Block
4) Map registers

బహుళ బస్ సంస్థలో, రిజిస్టర్లను సమిష్టిగా ఉంచారు మరియు ______ గా సూచిస్తారు

1) రిజిస్టర్లను సెట్ చేయండి
2) ఫైల్‌ను నమోదు చేయండి
3) రిజిస్టర్ బ్లాక్
4) మ్యాప్ రిజిస్టర్లు

74. The main advantage of multiple bus organisation over a single bus is _____

1) Reduction in the number of cycles for execution
2) Increase in size of the registers
3) Better Connectivity
4) None of the mentioned

ఒకే బస్సుపై బహుళ బస్సు సంస్థ యొక్క ప్రధాన ప్రయోజనం _____

1) అమలు కోసం చక్రాల సంఖ్యలో తగ్గింపు
2) రిజిస్టర్ల పరిమాణంలో పెరుగుదల
3) మంచి కనెక్టివిటీ
4) పేర్కొన్నది ఏదీ లేదు

75. The ISA standard Buses are used to connect ___________

1) RAM and processor
2) GPU and processor
3) Harddisk and Processor
4) CD/DVD drives and Processor

ISA ను కనెక్ట్ చేయడానికి ___________ ప్రామాణిక బస్సులు ఉపయోగించబడతాయి

1) ర్యామ్ మరియు ప్రాసెసర్
2) GPU మరియు ప్రాసెసర్
3) హార్డ్‌డిస్క్ మరియు ప్రాసెసర్
4) CD/DVD డ్రైవ్లు మరియు ప్రాసెసర్

76. During the execution of the instructions, a copy of the instructions is placed in the ______

1) Register 2) RAM
3) System heap 4) Cache

సూచనల అమలు సమయంలో, సూచనల కాపీని ______లో ఉంచారు

1) నమోదు 2) ర్యామ్
3) సిస్టమ్ కుప్ప 4) కాష్

77. Two processors A and B have clock frequencies of 700 Mhz and 900 Mhz respectively. Suppose A can execute an instruction with an average of 3 steps and B can execute with an average of 5 steps. For the execution of the same instruction which processor is faster?

1) A
2) B
3) Both take the same time
4) Insufficient information

A మరియు B అనే రెండు ప్రాసెసర్లు వరుసగా 700 Mhz మరియు 900 Mhz గడియార పౌనఃపున్యాలను కలిగి ఉంటాయి. A సగటున 3 దశలతో ఒక సూచనను అమలు చేయగలదని మరియు B సగటున 5 దశలతో అమలు చేయగలదని అనుకుందాం. అదే సూచనల అమలు కోసం ఏ ప్రాసెసర్ వేగంగా ఉంటుంది?

1) ఎ
2) బి
3) రెండూ ఒకే సమయం తీసుకుంటాయి
4) తగినంత సమాచారం

78. A processor performing fetch or decoding of different instruction during the execution of another instruction is called ______

1) Super-scaling
2) Pipe-lining
3) Parallel Computation
4) None of the mentioned

మరొక బోధన అమలు చేసేటప్పుడు వేర్వేరు సూచనలను పొందడం లేదా డీకోడింగ్ చేసే ప్రాసెసర్‌ను______అంటారు

1) సూపర్ స్కేలింగ్
2) పైప్-లైనింగ్
3) సమాంతర గణన
4) పేర్కొన్నది ఏదీ లేదు

79. For a given FINITE number of instructions to be executed, which architecture of the processor provides for a faster execution?

1) ISA
2) ANSA
3) Super-scalar
4) All of the mentioned

అమలు చేయవలసిన నిర్దిష్ట FINITE సూచనల కోసం, ప్రాసెసర్ యొక్క ఏ నిర్మాణం వేగంగా అమలు చేయడానికి అందిస్తుంది?

1) ISA 2) ANSA

3) సూపర్ స్కేలార్ 4) పేర్కొన్నవన్నీ

80. The clock rate of the processor can be improved by ________

1) Improving the IC technology of the logic circuits

2) Reducing the amount of processing done in one step

3) By using the overclocking method

4) All of the mentioned

ప్రాసెసర్ యొక్క గడియార రేటును ________ ద్వారా మెరుగుపరచవచ్చు

1) లాజిక్ సర్క్యూట్ల ఐసి టెక్నాలజీని మెరుగుపరచడం

2) ఒక దశలో చేసిన ప్రాసెసింగ్ మొత్తాన్ని తగ్గించడం

3) ఓవర్‌క్లాకింగ్ పద్ధతిని ఉపయోగించడం ద్వారా

4) పేర్కొన్నవన్నీ

81. An optimizing Compiler does ________

1) Better compilation of the given piece of code

2) Takes advantage of the type of processor and reduces its process time

3) Does better memory management

4) none of the mentioned

ఆప్టిమైజింగ్ కంపైలర్ ________ చేస్తుంది

1) ఇచ్చిన కోడ్ యొక్క మంచి సంకలనం

2) ప్రాసెసర్ రకాన్ని సద్వినియోగం చేసుకుంటుంది మరియు దాని ప్రాసెస్ సమయాన్ని తగ్గిస్తుంది

3) మెరుగైన మెమరీ నిర్వహణ చేస్తుంది

4) పేర్కొన్నవి ఏవీ లేవు

82. The ultimate goal of a compiler is to ________

1) Reduce the clock cycles for a programming task

2) Reduce the size of the object code

3) Be versatile

4) Be able to detect even the smallest of errors

కంపైలర్ యొక్క అంతిమ లక్ష్యం ________

1) ప్రోగ్రామింగ్ పని కోసం గడియార చక్రాలను తగ్గించండి

2) ఆబ్జెక్ట్ కోడ్ పరిమాణాన్ని తగ్గించండి

3) బహుముఖంగా ఉండండి

4) అతి చిన్న లోపాలను కూడా గుర్తించగలుగుతారు

83. SPEC stands for ________

1) Standard Performance Evaluation Code

2) System Processing Enhancing Code

3) System Performance Evaluation Corporation

4) Standard Processing Enhancement Corporation

SPEC అంటే ________

1) ప్రామాణిక పనితీరు మూల్యాంకనం కోడ్

2) సిస్టమ్ ప్రాసెసింగ్ వృద్ధి కోడ్

3) సిస్టమ్ పనితీరు మూల్యాంకన కార్పొరేషన్

4) ప్రామాణిక ప్రాసెసింగ్ మెరుగుదల కార్పొరేషన్

84. As of 2000, the reference system to find the performance of a system is ______

1) Ultra SPARC 10

2) SUN SPARC

3) SUN II

4) None of the mentioned

2000 నాటికి, వ్యవస్థ యొక్క పనితీరును కనుగొనటానికి సూచన వ్యవస్థ ______

1) అల్ట్రా స్పార్క్ 10

2) సన్ స్పార్క్

3) SUN II

4) పేర్కొన్నది ఏదీ లేదు

85. When Performing a looping operation, the instruction gets stored in the ______

1) Registers

2) Cache

3) System Heap

4) System stack

లూపింగ్ ఆపరేషన్ చేస్తున్నప్పుడు, సూచన ______ లో నిల్వ చేయబడుతుంది

1) రిజిస్టర్లు

2) కాష్

3) సిస్టమ్ హీప్

4) సిస్టమ్ స్టాక్

86. **The average number of steps taken to execute the set of instructions can be made to be less than one by following ______**

సూచనల సమితిని అమలు చేయడానికి తీసుకున్న సగటు చర్యల సంఖ్య ______ అనుసరించడం ద్వారా ఒకటి కంటే తక్కువగా ఉంటుంది.

1) ISA 2) Pipe-lining
3) Super-scaling 4) Sequential

87. **If a processor clock is rated as 1250 million cycles per second, then its clock period is ________**

ప్రాసెసర్ గడియారాన్ని సెకనుకు 1250 మిలియన్ చక్రాలుగా రేట్ చేస్తే, దాని గడియార కాలం ________

1) $1.9 * 10^{-10}$ sec 2) $1.6 * 10^{-9}$ sec
3) $1.25 * 10^{-10}$ sec 4) $8 * 10^{-10}$ sec

88. **If the instruction, Add R1, R2, R3 is executed in a system which is pipe-lined, then the value of S is (Where S is a term of the Basic performance equation)**

పైప్-చెట్లతో కూడిన వ్యవస్థలో R1, R2, R3 ను జోడిస్తే, S యొక్క విలువ (ఇక్కడ S అనేది ప్రాథమిక పనితీరు సమీకరణం యొక్క పదం)

1) 3 2) ~2
3) ~1 4) 6

89. **CISC stands for ______**

CISC అంటే _____

1) Complete Instruction Sequential Compilation
2) Computer Integrated Sequential Compiler
3) Complex Instruction Set Computer
4) Complex Instruction Sequential Compilation

90. **As of 2000, the reference system to find the SPEC rating are built with _____ Processor.**

2000 నాటికి, SPEC రేటింగును కనుగొనే సూచన వ్యవస్థ _____ ప్రాసెసర్‌తో నిర్మించబడింది.

1) Intel Atom SP arc 300Mhz
2) Ultra SPARC -III 300MHZ
3) Amd Neutrino series
4) ASUS A series 450 Mhz

1) ఇంటెల్ అటామ్ SP 300 Mhz
2) అల్ట్రా SPARC -III 300MHZ
3) అమ్డ్ న్యూట్రినో సిరీస్
4) ASUS సిరీస్ 450 Mhz

91. **If we want to perform memory or arithmetic operations on data in Hexa-decimal mode then we use ___ symbol before the operand.**

మేము హెక్సా-దశాంశ మోడ్‌లో డేటాపై మెమరీ లేదా అంకగణిత ఆపరేషన్లు చేయాలనుకుంటే, అప్పుడు మేము ఒపెరాండ్‌కు ముందు ___ గుర్తును ఉపయోగిస్తాము.

1) ~ 2) ! 3) $ 4) *

92. **When generating physical addresses from a logical address the offset is stored in _____**

1) Translation look-aside buffer
2) Relocation register
3) Page table
4) Shift register

తార్కిక చిరునామా నుండి భౌతిక చిరునామాలను ఉత్పత్తి చేసేటప్పుడు ఆఫ్‌సెట్ _____ లో నిల్వ చేయబడుతుంది

1) అనువాదం లుక్-ప్రక్కన బఫర్
2) పునఃవ్యవస్థాపన రిజిస్టర్
3) పేజీ పట్టిక
4) షిఫ్ట్ రిజిస్టర్

93. **The technique used to store programs larger than the memory is ______**

1) Overlays
2) Extension registers
3) Buffers
4) Both Extension registers and Buffers

మెమరీ కంటే పెద్ద ప్రోగ్రామ్‌లను నిల్వ చేయడానికి ఉపయోగించే టెక్నిక్ ______

1) అతివ్యాప్తులు
2) పొడిగింపు రిజిస్టర్లు
3) బఫర్లు
4) ఎక్స్‌టెన్షన్ రిజిస్టర్లు మరియు బఫర్లు రెండూ

94. **The unit which acts as an intermediate agent between memory and backing store to reduce process time is _____**

1) TLB's 2) Registers
3) Page tables 4) Cache

ప్రాసెస్ సమయాన్ని తగ్గించడానికి మెమరీ మరియు బ్యాకింగ్ స్టోర్ మధ్య ఇంటర్మీడియట్ ఏజెంట్‌గా పనిచేసే యూనిట్ _____

1) టిఎల్బి 2) రిజిస్టర్లు
3) పేజీ పట్టికలు 4) కాష్

95. **The Load instruction does the following operation/s,**

1) Loads the contents of a disc onto a memory location
2) Loads the contents of a location onto the accumulators
3) Load the contents of the PCB onto the register
4) None of the mentioned

లోడ్ ఇన్‌స్ట్రక్షన్ కింది ఆపరేషన్ / లు చేస్తుంది,

1) డిస్క్ యొక్క కంటెంట్లను మెమరీ స్థానానికి లోడ్ చేస్తుంది
2) ఒక ప్రదేశం యొక్క విషయాలను సంచితాలపై లోడ్ చేస్తుంది
3) పిసిబిలోని విషయాలను రిజిస్టర్‌లో లోడ్ చేయండి
4) పేర్కొన్నది ఏదీ లేదు

96. **Complete the following analogy:- Registers are to RAM's as Cache's are to _____**

1) System stacks 2) Overlays
3) Page Table 4) TLB

కింది సారూప్యతను పూర్తి చేయండి:
- కాష్ RAM కు రిజిస్టర్లు _____ కి ఉంటాయి

1) సిస్టమ్ స్టాక్స్ 2) అతివ్యాప్తులు
3) పేజీ పట్టిక 4) TLB

97. **The BOOT sector files of the system are stored in _____**

1) Harddisk 2) ROM
3) RAM
4) Fast solid state chips in the motherboard

సిస్టమ్ యొక్క BOOT సెక్టార్ ఫైల్స్ _____ లో నిల్వ చేయబడతాయి

1) హార్డ్‌డిస్క్
2) ROM
3) ర్యామ్
4) మదర్‌బోర్డులో వేగంగా ఘన స్థితి చిప్స్

98. **The transfer of large chunks of data with the involvement of the processor is done by _______**

1) DMA controller
2) Arbitrator
3) User system programs
4) None of the mentioned

ప్రాసెసర్ యొక్క ప్రమేయంతో డేటా యొక్క పెద్ద భాగాల బదిలీ _______ చేత చేయబడుతుంది

1) DMA కంట్రోలర్
2) మధ్యవర్తి
3) యూజర్ సిస్టమ్ ప్రోగ్రామ్‌లు
4) పేర్కొన్నది ఏదీ లేదు

99. **Which of the following technique/s used to effectively utilize main memory?**

1) Address binding
2) Dynamic linking
3) Dynamic loading
4) Both Dynamic linking and loading

ప్రధాన జ్ఞాపకశక్తిని సమర్థవంతంగా ఉపయోగించుకోవడానికి ఈ క్రింది టెక్నిక్ / లు ఏవి?

1) చిరునామా బైండింగ్
2) డైనమిక్ లింకింగ్
3) డైనమిక్ లోడింగ్
4) డైనమిక్ లింకింగ్ మరియు లోడింగ్ రెండూ

100. **The duration between the read and the mfc signal is _____**

1) Access time 2) Latency
3) Delay 4) Cycle time

చదవడానికి మరియు mfc సిగ్నల్ మధ్య వ్యవధి _____

1) ప్రాప్యత సమయం 2) లాటెన్సీ
3) ఆలస్యం 4) సైకిల్ సమయం

101. **The minimum time delay between two successive memory read operations is _____**

1) Cycle time
2) Latency
3) Delay
4) None of the mentioned

రెండు వరుస మెమరీ రీడ్ ఆపరేషన్ల మధ్య కనీస సమయం ఆలస్యం ______

1) సైకిల్ సమయం
2) లాటెన్సీ
3) ఆలస్యం
4) పేర్కొన్నది ఏదీ లేదు

102. MFC is used to ________

1) Issue a read signal
2) Signal to the device that the memory read operation is complete
3) Signal the processor the memory operation is complete
4) Assign a device to perform the read operation

MFC ________ కు ఉపయోగించబడుతుంది

1) రీడ్ సిగ్నల్ ఇవ్వండి
2) మెమరీ రీడ్ ఆపరేషన్ పూర్తయిన పరికరానికి సిగ్నల్
3) ప్రాసెసర్‌కు సిగ్నల్ ఇవ్వండి మెమరీ ఆపరేషన్ పూర్తయింది
4) రీడ్ ఆపరేషన్ చేయడానికి పరికరాన్ని కేటాయించండి

103. ________ is the bottleneck, when it comes computer performance.

1) Memory access time
2) Memory cycle time
3) Delay
4) Latency

కంప్యూటర్ పనితీరు విషయానికి వస్తే ________ అడ్డంకి.

1) మెమరీ యాక్సెస్ సమయం
2) మెమరీ చక్రం సమయం
3) ఆలస్యం
4) లాటెన్సీ

104. The logical addresses generated by the CPU are mapped onto physical memory by ____

1) Relocation register
2) TLB
3) MMU
4) None of the mentioned

CPU ద్వారా ఉత్పత్తి చేయబడిన తార్కిక చిరునామాలు భౌతిక జ్ఞాపకశక్తికి ____ ద్వారా మ్యాప్ చేయబడతాయి

1) పునఃవ్యవస్థాపన రిజిస్టర్
2) టిఎల్బి
3) MMU
4) పేర్కొన్నది ఏదీ లేదు

105. VLSI stands for ________

VLSI అంటే ________

1) Very Large Scale Integration
2) Very Large Stand-alone Integration
3) Volatile Layer System Interface
4) None of the mentioned

106. The cells in a row are connected to a common line called ______

1) Work line
2) Word line
3) Length line
4) Principle diagonal

వరుసగా కణాలు ______ అనే సాధారణ రేఖకు అనుసంధానించబడి ఉంటాయి

1) వర్క్ లైన్
2) వర్డ్ లైన్
3) పొడవు రేఖ
4) సూత్రం వికర్ణం

107. The cells in each column are connected to ______

1) Word line
2) Data line
3) Read line
4) Sense/ Write line

ప్రతి కాలమ్‌లోని కణాలు ______కి అనుసంధానించబడి ఉంటాయి

1) వర్డ్ లైన్
2) డేటా లైన్
3) రీడ్‌లైన్
4) సెన్స్ / రైట్ లైన్

108. The word line is driven by the _____

1) Chip select
2) Address decoder
3) Data line
4) Control line

పద పంక్తి _____ చేత నడపబడుతుంది

1) చిప్ ఎంచుకోవడం
2) చిరునామా డీకోడర్
3) డేటా లైన్
4) కంట్రోల్ లైన్

109. A 16 × 8 Organisation of memory cells, can store upto _____

1) 256 bits
2) 1024 bits
3) 512 bits
4) 128 bits

16 × 8 మెమరీ కణాల సంస్థ, _____ వరకు నిల్వ చేయగలదు

1) 256 బిట్స్
2) 1024 బిట్స్
3) 512 బిట్స్
4) 128 బిట్స్

110. A memory organisation that can hold upto 1024 bits and has a minimum of 10 address lines can be organized into _____

1024 బిట్స్ వరకు పట్టుకోగలిగే మరియు కనీసం 10 అడ్రస్ లైన్లను కలిగి ఉన్న మెమరీ సంస్థను _____ లోకి నిర్వహించవచ్చు.

1) 128 × 8
2) 256 × 4
3) 512 × 2
4) 1024 × 1

111. **Circuits that can hold their state as long as power is applied is _______**
1) Dynamic memory
2) Static memory
3) Register 4) Cache
శక్తి వర్తించేంతవరకు వాటి స్థితిని నిలువరించగల సర్క్యూట్లు _______
1) డైనమిక్ మెమరీ 2) స్టాటిక్ మెమరీ
3) నమోదు 4) కాష్

112. **The number of external connections required in 16 X 8 memory organisation is _____**
16 × 8 మెమరీ సంస్థలో అవసరమైన బాహ్య కనెక్షన్ల సంఖ్య _____
1) 14 2) 19 3) 15 4) 12

113. **The advantage of CMOS SRAM over the transistor one's is _________**
1) Low cost
2) High efficiency
3) High durability
4) Low power consumption
ట్రాన్సిస్టర్ ఒకరి కంటే CMOS SRAM యొక్క ప్రయోజనం _________
1) తక్కువ ఖర్చు 2) అధిక సామర్థ్యం
3) అధిక మన్నిక 4) తక్కువ విద్యుత్ వినియోగం

114. **In a 4M-bit chip organisation has a total of 19 external connections.then it has _______ address if 8 data lines are there.**
4M - బిట్ చిప్ సంస్థలో మొత్తం 19 బాహ్య కనెక్షన్లు ఉన్నాయి. 8 డేటా లైన్లు ఉంటే దానికి _______ చిరునామా ఉంటుంది.
1) 10 2) 8 3) 9 4) 12

115. **PROM stands for _________**
PROM అంటే _________
1) Programmable Read Only Memory
2) Pre-fed Read Only Memory
3) Pre-required Read Only Memory
4) Programmed Read Only Memory

116. **The PROM is more effective than ROM chips in regard to _______**
1) Cost
2) Memory management
3) Speed of operation
4) Both Cost and Speed of operation
_______ కు సంబంధించి ROM చిప్‌ల కంటే PROM మరింత ప్రభావవంతంగా ఉంటుంది
1) ఖర్చు
2) మెమరీ నిర్వహణ
3) ఆపరేషన్ వేగం
4) ఖర్చు మరియు ఆపరేషన్ వేగం రెండూ

117. **The difference between the EPROM and ROM circuitry is _____**
1) The usage of MOSFET's over transistors
2) The usage of JFET's over transistors
3) The usage of an extra transistor
4) None of the mentioned
EPROM మరియు ROM సర్క్యూట్ మధ్య వ్యత్యాసం _____
1) ట్రాన్సిస్టర్లపై MOSFET వాడకం
2) ట్రాన్సిస్టర్ల కంటే JFET వాడకం
3) అదనపు ట్రాన్సిస్టర్ వాడకం
4) పేర్కొన్నది ఏదీ లేదు

118. **The ROM chips are mainly used to store _______**
ROM చిప్స్ ప్రధానంగా _______ని నిల్వ చేయడానికి ఉపయోగిస్తారు
1) System files 2) Root directories
3) Boot files 4) Driver files

119. **The contents of the EPROM are erased by _______**
1) Overcharging the chip
2) Exposing the chip to UV rays
3) Exposing the chip to IR rays
4) Discharging the Chip
EPROM లోని విషయాలు _________ ద్వారా తొలగించబడతాయి
1) చిప్‌ను అధికంగా వసూలు చేయడం
2) చిప్‌ను యువి కిరణాలకు బహిర్గతం చేస్తుంది
3) చిప్‌ను ఐఆర్ కిరణాలకు బహిర్గతం చేయడం
4) చిప్‌ను విడుదల చేయడం

120. **The disadvantage of the EPROM chip is _______**
1) The high cost factor
2) The low efficiency
3) The low speed of operation
4) The need to remove the chip physically to reprogram it

EPROM చిప్ యొక్క ప్రతికూలత ______
1) అధిక వ్యయ కారకం
2) తక్కువ సామర్థ్యం
3) ఆపరేషన్ యొక్క తక్కువ వేగం
4) చిప్పు పునరుత్పత్తి చేయడానికి భౌతికంగా తొలగించాల్సిన అవసరం ఉంది

121. The disadvantage of the EEPROM is/are ______
1) The requirement of different voltages to read, write and store information
2) The Latency read operation
3) The inefficient memory mapping schemes used
4) All of the mentioned

EEPROM యొక్క ప్రతికూలత ______
1) సమాచారాన్ని చదవడానికి, వ్రాయడానికి మరియు నిల్వ చేయడానికి వివిధ వోల్టేజ్‌లు అవసరం
2) లాటెన్సీ రీడ్ ఆపరేషన్
3) అసమర్థ మెమరీ మ్యాపింగ్ పథకాలు ఉపయోగించబడ్డాయి
4) పేర్కొన్నవన్నీ

122. The memory devices which are similar to EEPROM but differ in the cost effectiveness is ______

మెమరీ పరికరాలు EEPROM ను పోలి ఉంటాయి కాని ఖర్చు ప్రభావంలో భిన్నంగా ఉంటాయి ______
1) Memory sticks 2) Blue-ray devices
3) Flash memory 4) CMOS

123. The flash memories find application in ______
1) Super computers
2) Mainframe systems
3) Distributed systems
4) Portable devices

ఫ్లాష్ జ్ఞాపకాలు ______ లో అనువర్తనాన్ని కనుగొంటాయి
1) సూపర్ కంప్యూటర్లు 2) మెయిన్ ఫ్రేమ్‌లు వ్యవస్థలు
3) పంపిణీ వ్యవస్థలు 4) పోర్టబుల్ పరికరాలు

124. The memory module obtained by placing a number of flash chips for higher memory storage called as ______

______ అని పిలువబడే అధిక మెమరీ నిల్వ కోసం అనేక ఫ్లాష్ చిప్‌లను ఉంచడం ద్వారా పొందిన మెమరీ మాడ్యూల్
1) FIMM 2) SIMM
3) Flash card 4) RIMM

125. The flash memory modules designed to replace the functioning of a hard disk is ______
1) RIMM 2) Flash drives
3) FIMM 4) DIMM

హార్డ్ డిస్క్ యొక్క పనితీరును భర్తీ చేయడానికి రూపొందించిన ఫ్లాష్ మెమరీ మాడ్యూల్స్
1) RIMM 4) ఫ్లాష్ డ్రైవ్‌లు
3) FIMM 4) DIMM

126. The reason for the fast operating speeds of the flash drives is
1) The absence of any movable parts
2) The integrated electronic hardware
3) The improved bandwidth connection
4) All of the mentioned

ఫ్లాష్ డ్రైవ్‌లు వేగవంతమైన ఆపరేటింగ్ వేగానికి కారణం
1) కదిలే భాగాలు లేకపోవడం
2) ఇంటిగ్రేటెడ్ ఎలక్ట్రానిక్ హార్డ్‌వేర్
3) మెరుగైన బ్యాండ్‌విడ్త్ కనెక్షన్
4) పేర్కొన్నవన్నీ

127. The DMA differs from the interrupt mode by
1) The involvement of the processor for the operation
2) The method of accessing the I/O devices
3) The amount of data transfer possible
4) None of the mentioned

DMA అంతరాయ మోడ్ నుండి భిన్నంగా ఉంటుంది
1) ఆపరేషన్ కోసం ప్రాసెసర్ యొక్క ప్రమేయం
2) I/O పరికరాలను యాక్సెస్ చేసే పద్ధతి
3) డేటా బదిలీ మొత్తం
4) పేర్కొన్నది ఏదీ లేదు

128. The DMA transfers are performed by a control circuit called as
1) Device interface
2) DMA controller
3) Data controller
4) Overlooker

DMA బదిలీలు అని పిలువబడే కంట్రోల్ సర్క్యూట్ ద్వారా నిర్వహించబడతాయి

1) పరికర ఇంటర్‌ఫేస్ 2) DMA కంట్రోలర్

3) డేటా కంట్రోలర్ 4) పట్టించుకోనివాడు

129. In DMA transfers, the required signals and addresses are given by the

1) Processor 2) Device drivers

3) DMA controllers 4) The program itself

DMA బదిలీలలో, అవసరమైన సంకేతాలు మరియు చిరునామాలు ఇవ్వబడతాయి

1) ప్రాసెసర్ 2) పరికర డ్రైవర్లు

3) DMA కంట్రోలర్లు 4) కార్యక్రమం కూడా

130. After the completion of the DMA transfer, the processor is notified by

1) Acknowledge signal

2) Interrupt signal

3) WMFC signal

4) None of the mentioned

DMA బదిలీ పూర్తయిన తరువాత, ప్రాసెసర్ ద్వారా తెలియజేయబడుతుంది

1) సిగ్నల్ గుర్తించండి 2) అంతరాయ సంకేతం

3) WMFC సిగ్నల్ 4) పేర్కొన్నది ఏదీ లేదు

131. The DMA controller has _______ registers

DMA కంట్రోలర్‌లో _______ రిజిస్టర్లు ఉన్నాయి

1) 4 2) 2 3) 3 4) 1

132. When the R/W bit of the status register of the DMA controller is set to 1.

1) Read operation is performed

2) Write operation is performed

3) Read & Write operation is performed

4) None of the mentioned

R/W కంట్రోలర్ యొక్క స్టేటస్ రిజిస్టర్ యొక్క DMA బిట్ 1 కు సెట్ చేయబడినప్పుడు.

1) రీడ్ ఆపరేషన్ నిర్వహిస్తారు

2) వ్రాసే ఆపరేషన్ జరుగుతుంది

3) రీడ్ & రైట్ ఆపరేషన్ జరుగుతుంది

4) పేర్కొన్నది ఏదీ లేదు

133. The controller is connected to the ____

1) Processor BUS 2) System BUS

3) External BUS 4) None of the mentioned

నియంత్రిక _____ కి అనుసంధానించబడి ఉంది

1) ప్రాసెసర్ BUS 2) సిస్టమ్ బస్

3) బాహ్య BUS 4) పేర్కొన్నది ఏదీ లేదు

134. How can Jump Search be improved?

1) Start searching from the end

2) Begin from the kth item, where k is the step size

3) Cannot be improved

4) Step size should be other than sqrt(n)

ఇక్కడికి గెంతు శోధన ఎలా మెరుగుపడుతుంది?

1) చివరి నుండి శోధించడం ప్రారంభించండి

2) k వ అంశం నుండి ప్రారంభించండి, ఇక్కడ 'k' అనేది దశ పరిమాణం

3) మెరుగుపరచడం సాధ్యం కాదు

4) దశ పరిమాణం sqrt (n) కాకుండా ఉండాలి

135. The technique whereby the DMA controller steals the access cycles of the processor to operate is called

1) Fast conning 2) Memory Con

3) Cycle stealing 4) Memory stealing

పనిచేయడానికి ప్రాసెసర్ యొక్క యాక్సెస్ చక్రాలను _______ కంట్రోలర్ దొంగిలించే సాంకేతికతను అంటారు

1) ఫాస్ట్ కన్నింగ్ 2) మెమరీ కాన్

3) సైకిల్ దొంగతనం 4) మెమరీ స్టీలింగ్

136. The technique where the controller is given complete access to main memory is

1) Cycle stealing 2) Memory stealing

3) Memory Con 4) Burst mode

ప్రధాన జ్ఞాపకశక్తికి నియంత్రికకు పూర్తి ప్రాప్యత ఇవ్వబడిన సాంకేతికత

1) సైకిల్ దొంగతనం 2) మెమరీ స్టీలింగ్

3) మెమరీ కాన్ 4) పేలుడు మోడ్

137. The controller uses _____ to help with the transfers when handling network interfaces.

1) Input Buffer storage

2) Signal enhancers

3) Bridge circuits

4) All of the mentioned

నెట్‌వర్క్ ఇంటర్‌ఫేస్‌ను నిర్వహించేటప్పుడు బదిలీలకు సహాయపడటానికి నియంత్రిక _____ ని ఉపయోగిస్తుంది.

1) ఇన్‌పుట్ బఫర్ నిల్వ 2) సిగ్నల్ పెంచేవి

3) వంతెన సర్క్యూట్లు 4) పేర్కొన్నవన్నీ

138. **To overcome the conflict over the possession of the BUS we use ______**
1) Optimizers
2) BUS arbitrators
3) Multiple BUS structure
4) None of the mentioned
BUS ను స్వాధీనం చేసుకోవడంలో ఉన్న సంఘర్షణను అధిగమించదానికి మేము ______ ని ఉపయోగిస్తాము
1) ఆప్టిమైజర్లు
2) BUS మధ్యవర్తులు
3) బహుళ BUS నిర్మాణం
4) పేర్కొన్నది ఏదీ లేదు

139. **The registers of the controller are ______**
1) 64 bits　2) 24 bits
3) 32 bits　4) 16 bits
కంట్రోలర్ యొక్క రిజిస్టర్లు ______
1) 64 బిట్స్　2) 24 బిట్స్
3) 32 బిట్స్　4) 16 బిట్స్

140. **When the process requests for a DMA transfer**
1) Then the process is temporarily suspended
2) The process continues execution
3) Another process gets executed
4) process is temporarily suspended & Another process gets executed
ప్రక్రియ DMA బదిలీ కోసం అభ్యర్థించినప్పుడు
1) అప్పుడు ప్రక్రియ తాత్కాలికంగా నిలిపివేయబడుతుంది
2) ప్రక్రియ అమలును కొనసాగిస్తుంది
3) మరొక ప్రక్రియ అమలు అవుతుంది
4) ప్రక్రియ తాత్కాలికంగా నిలిపివేయబడింది & మరొక ప్రక్రియ అమలు అవుతుంది

141. **The DMA transfer is initiated by ______**
1) Processor
2) The process being executed
3) I/O devices
4) OS
DMA బదిలీ ______ చేత ప్రారంభించబడింది
1) ప్రాసెసర్
2) అమలు చేయబడుతున్న ప్రక్రియ
3) I/O పరికరాలు
4) OS

142. **The numbers written to the power of 10 in the representation of decimal numbers are called as ______**
1) Height factors
2) Size factors
3) Scale factors
4) None of the mentioned
దశాంశ సంఖ్యల ప్రాతినిధ్యంలో 10 యొక్క శక్తికి వ్రాసిన సంఖ్యలను ______ అంటారు
1) ఎత్తు కారకాలు　2) పరిమాణ కారకాలు
3) స్కేల్ కారకాలు　4) పేర్కొన్నది ఏదీ లేదు

143. **If the decimal point is placed to the right of the first significant digit, then the number is called ______**
1) Orthogonal
2) Normalized
3) Determinate
4) None of the mentioned
దశాంశ బిందువు మొదటి ముఖ్యమైన అంకె యొక్క కుడి వైపున ఉంచబడితే, ఆ సంఖ్యను ______ అంటారు
1) ఆర్తోగోనల్　2) సాధారణీకరించబడింది
3) నిర్ణయించండి　4) పేర్కొన్నది ఏదీ లేదు

144. **______ constitute the representation of the floating number.**
1) Sign
2) Significant digits
3) Scale factor
4) All of the mentioned
______ తేలియాడే సంఖ్య యొక్క ప్రాతినిధ్యం.
1) ఒక గుర్తు　2) ముఖ్యమైన అంకెలు
3) స్కేల్ కారకం　4) పేర్కొన్నవన్నీ

145. **The sign followed by the string of digits is called as ______**
1) Significant　2) Determinant
3) Mantissa　4) Exponent
అంకెలు స్ట్రింగ్ తరువాత గుర్తును ______ అంటారు
1) ముఖ్యమైనది　2) డిటర్మినెంట్
3) మాంటిస్సా　4) ఘాతాంకం

146. **In IEEE 32-bit representations, the mantissa of the fraction is said to occupy ______ bits.**

IEEE 32-బిట్ ప్రాతినిధ్యాలలో, భిన్నం యొక్క మాంటిస్సా ______ బిట్లను ఆక్రమిస్తుందని అంటారు.

1) 24 2) 23 3) 20 4) 16

147. **The program is divided into operable parts called as ________**

1) Frames 2) Segments

3) Pages 4) Sheets

ప్రోగ్రామ్ ________ అని పిలువబడే ఆపరేబుల్ భాగాలుగా విభజించబడింది

1) ఫ్రేములు 2) విభాగాలు

3) పేజీలు 4) షీట్లు

148. **The 32 bit representation of the decimal number is called as ____**

1) Double-precision

2) Single-precision

3) Extended format

4) None of the mentioned

దశాంశ సంఖ్య యొక్క 32 బిట్ ప్రాతినిధ్యాన్ని ____ అంటారు

1) డబుల్-ప్రెసిషన్ 2) ఒకే-ఖచ్చితత్వం

3) విస్తరించిన ఆకృతి 4) పేర్కొన్నది ఏదీ లేదు

149. **In 32 bit representation the scale factor as a range of ________**

32 బిట్ ప్రాతినిధ్యంలో స్కేల్ కారకం ________ పరిధిగా ఉంటుంది

1) -128 to 127

2) -256 to 255

3) 0 to 255

4) None of the mentioned

150. **In double precision format, the size of the mantissa is ______**

డబుల్ ప్రెసిషన్ ఫార్మాట్‌లో, మాంటిస్సా పరిమాణం ______

1) 32 bit

2) 52 bit

3) 64 bit

4) 72 bit

ANSWERS

51) 1	52) 2	53) 3	54) 1	55) 1	56) 1	57) 2	58) 2	59) 1	60) 1
61) 3	62) 4	63) 2	64) 2	65) 3	66) 3	67) 4	68) 1	69) 3	70) 2
71) 1	72) 4	73) 2	74) 1	75) 3	76) 4	77) 1	78) 2	79) 3	80) 4
81) 2	82) 1	83) 3	84) 1	85) 2	86) 3	87) 4	88) 3	89) 3	90) 2
91) 3	92) 2	93) 1	94) 4	95) 2	96) 4	97) 2	98) 1	99) 3	100) 1
101) 1	102) 3	103) 2	104) 3	105) 1	106) 2	107) 4	108) 2	109) 4	110) 4
111) 2	112) 1	113) 4	114) 3	115) 1	116) 4	117) 3	118) 3	119) 2	120) 4
121) 1	122) 3	123) 4	124) 3	125) 2	126) 1	127) 4	128) 2	129) 3	130) 2
131) 3	132) 1	133) 2	134) 2	135) 3	136) 4	137) 1	138) 2	139) 3	140) 4
141) 3	142) 3	143) 2	144) 4	145) 3	146) 2	147) 2	148) 2	149) 1	150) 2